



Indirizzo: FR. PIAZZOLA, 52  
38020 RABBI (TN)  
Telefono: 0463 985310  
Cellulare: **328 8326284**  
e-mail: [ingegneria@danmosconi.eu](mailto:ingegneria@danmosconi.eu)  
PEC: [daniel.mosconi@inqpec.eu](mailto:daniel.mosconi@inqpec.eu)  
web site: [www.danmosconi.eu](http://www.danmosconi.eu)

# DANIEL MOSCONI

*Curriculum Vitae*

## DATI PERSONALI

Data di nascita: 01/01/1977  
Luogo di nascita: CLES (TN)  
Nazionalità: ITALIANA  
Patente di guida: TIPO A,B

## ESPERIENZE PROFESSIONALI

- Dal 2008 Libero professionista - **Studio di Ingegneria** ([www.danmosconi.eu](http://www.danmosconi.eu)).  
- Progettazione elettronica: sviluppo di circuiti analogici e digitali, sistemi embedded, firmware/software per microcontrollori, DSP, FPGA.  
- Progettazione elettrica e sviluppo pratiche burocratico-amministrative (autorizzazioni, Gestore di Rete, Terna, GSE, Ag. Dogane), per la realizzazione di impianti a fonti rinnovabili, fotovoltaici in particolare.  
Dal 2014: attività di consulenza presso il Gestore di Rete: **Consorzio per i Servizi Territoriali del Noce**
- Da ottobre 2009 a luglio 2012 Responsabile Tecnico azienda di progettazione e installazione impianti fotovoltaici **Orizzontesolare S.r.l.** con sede in Soresina (CR).
- Da luglio 2007 a luglio 2009 Electronic/Firmware Engineer presso l'azienda **Zobele Holding S.p.a.** ([www.zobele.it](http://www.zobele.it)) di Trento (TN).  
Supervisor di gruppo area elettronica R&D. Sviluppo di circuiti elettronici/firmware.
- Da gennaio 2005 a giugno 2007 Ricercatore presso la Fondazione Bruno Kessler (FBK-Irst) ([www.fbk.eu](http://www.fbk.eu)), reparto Microsistemi di Trento (TN).  
Studio, progettazione, realizzazione e test di **dispositivi ottici integrati in tecnologia CMOS**, per applicazioni di genomica e proteomica, e per la misura della distanza TOF mediante sorgente laser impulsata e dispositivi ottici fotosensibili.  
Sviluppo di software per FPGA in VHDL.
- Da novembre 2003 a dicembre 2004 Esperienza lavorativa in Pool Consulting Srl, società di consulenza tecnologica del **Gruppo Altran** ([www.altran.it](http://www.altran.it)), con qualifica di consulente.  
  
Firmware Engineer presso **Selex Communications** ([www.selex-es.com](http://www.selex-es.com)), gruppo Finmeccanica, reparto di R&D, in Firenze (FI).  
Sviluppo di firmware per DSP, algoritmi per ricetrasmettitori digitali TETRA e FM, elaborazione numerica dei segnali.

## PATENTS

---

- 2010 **LIQUID ATOMISER WITH PIEZOELECTRIC VIBRATION DEVICE HAVING AN IMPROVED ELECTRONIC CONTROL CIRCUIT, AND ACTIVATION METHOD THEREOF**

United States Patent Application 20100264234

Co-Inventor

Field of the invention: The present invention concerns the sector of atomisers of liquid agents wherein atomisation occurs by means of a piezoelectric vibration device, more specifically the invention concerns an atomiser of this type with an improved electronic control circuit of the piezoelectric device.

- 2009 **SPRAY PUMP DEVICE**

United States Patent Application 20090121041

Co-Inventor

Abstract: The invention refers to a spray pump device for spraying a liquid operated by a memory shape element. The spraying device is provided with a memory shape alloy wire with electrical resistivity, that is able to generate heat that increases its temperature so that due to memory shape property, the wire shrinks when current is applied. This shrinking permits the wire to activate a pump that atomizes a volatile substance.

## PUBBLICAZIONI SCIENTIFICHE

---

- 2010 Oreste Sgrott, Daniel Mosconi, Matteo Perenzoni, Gianmaria Pedretti, Lorenzo Gonzo, and David Stoppa, "**A 134-Pixel CMOS Sensor for Combined Time-of-Flight and Optical Triangulation 3-D Imaging**" IEEE Journal of Solid-State Circuits, vol. 45, no. 7, pp. 1354-1364, IEEE2010.
- 2009 Stoppa, David, Daniel Mosconi, Lucio Pancheri and Lorenzo Gonzo, "**Single-Photon Avalanche Diode CMOS Sensor for Time-Resolved Fluorescence Measurements**" IEEE Sensors Journal, vol. 9, no. 9, pp. 1084-1090, IEEE2009.
- 2009 Sgrott Oreste, Daniel Mosconi, Massimo Saiani, David Stoppa, Gianmaria Pedretti, Matteo Perenzoni and Lorenzo Gonzo, "**A 134-pixel CMOS Sensor for Combined Time-of-Flight and Optical Triangulation 3-D Imaging**" Proceedings of the European Solid-State Circuits Conference (ESSCIRC 09), Athens, Greece, 2009.
- 2007 Fausto Borghetti, Daniel Mosconi, Lucio Pancheri and David Stoppa, "**A CMOS Single-Photon Avalanche Diode Sensor for Fluorescence Lifetime Imaging**" International Image Sensor Workshop 2007, Ogunquit, Maine, June 6-10, 2007.
- 2006 Daniel Mosconi, David Stoppa, Mattia Malfatti, Matteo Perenzoni, Mauro Scanduzzo and Lorenzo Gonzo, "**A CMOS Sensor based on Single Photon Avalanche Diode for Fluorescence Lifetime Measurements**" IMTC 2006 - Proceedings of the 23th IEEE Instrumentation and Measurement Technology, pp. 416 - 419, Sorrento, Italy, 24-27 April 2006.
- 2006 Daniel Mosconi, David Stoppa, Lucio Pancheri, Lorenzo Gonzo, Andrea Simoni, "**CMOS Single-Photon Avalanche Diode Array for Time-Resolved Fluorescence Detection**" ESSCIRC 2006 - Proceedings of the 32nd European Solid-State Circuits Conference, pp. , Montreux, Switzerland 19-21 September 2006.
- 2006 Malfatti, Mattia, Daniel Mosconi, Leandro Lorenzelli, Andrea Adami and Andrea Baschirotto, "**A Complete Gas-Sensor array Interface for Wine Quality Monitoring**" Proceedings of the 11th National Conference on Sensors and Microsystems - AISEM 06, Lecce, Italy.

## **ISTRUZIONE SCOLASTICA e ABILITAZIONI**

---

2014 [KNX](#) Partner n. 49976

2008 Iscrizione **all'Albo degli Ingegneri (sez. A) della Provincia di Trento**, quale Ingegnere civile e ambientale, industriale e dell'informazione.

Luglio 2002 **Abilitazione alla professione di INGEGNERE** per aver superato l'Esame di Stato nella prima sessione dell'anno.

Aprile 2002 **Laurea in Ingegneria Elettronica** con indirizzo "Microelettronica e Elettronica Applicata", conseguita presso l'Università degli Studi di Padova.

**Titolo della tesi:**

"Riduzione del Feedback Acustico": studio di un sistema hw/fw per la riduzione del fenomeno del feedback acustico (effetto Larsen), mediante algoritmi di analisi nel dominio della frequenza e del tempo e filtraggio del segnale audio.

**Esami significativi sostenuti:**

Microelettronica, Progettazione di circuiti integrati analogici, Elaborazione numerica dei segnali, Elettronica applicata, Elettronica di Potenza, Elaborazione e trasmissione delle immagini, Comunicazioni Elettriche.

1996 **Diploma di perito in Elettronica Industriale e le Telecomunicazioni**, conseguito presso l'ITIS "G.MARCONI" di Rovereto (TN).

## **CONOSCENZE SETTORE ELETTRICO, ENERGETICO - FOTOVOLTAICO**

---

- Normative di settore: autorizzazioni e richieste a Gestore di Rete, pratiche Terna Gaudì, richiesta incentivi GSE, pratiche licenza Officina Elettrica Ag. Dogane
- Invio dei flussi informativi da parte dei Gestori di Rete a GSE, Terna
- Studio di fattibilità e progettazione elettrica di impianti fotovoltaici
- Adeguamenti normativi impianti di produzione (es. del.243, interfaccia di rete CEI0-21)
- Controllo funzionamento impianti di produzione e qualità dei parametri elettrici (tensioni, frequenze, armoniche)
- Analisi dell'autoconsumo e del risparmio energetico
- Avviamento impianti di produzione e assistenza problematiche di sostituzione/aggiornamento inverter
- Programmazione di PLC Schneider Zelio e Crouzet
- Conoscenze in ambito domotico, Bticino MyHome e KNX

## **CONOSCENZE SETTORE INFORMATICO ED ELETTRONICO**

---

- Microcontrollori 32bit ARM Cortex-M, famiglie Nxp LPC e Freescale con ambienti di sviluppo firmware LPCXpresso e CodeWarrior
- Microcontrollori Microchip PIC con ambiente di sviluppo MPLABX
- Sviluppo di firmware in ambiente free MBED per microcontrollori ARM
- Microcontrollori 8bit Holtek con ambiente di sviluppo
- Microcontrollori 16bit Texas Instruments MPS430 con ambiente di sviluppo TI Code Composer Studio
- Sistema di sviluppo Arduino per rapida prototipazione
- Protocolli di comunicazione: I2C, SPI, 1-Wire, Belimo MPBUS, ecc
- Linguaggio di programmazione: C/C++, VHDL
- DSP Texas Instruments: famiglie C54x e C62x, ambiente di sviluppo Code Composer Studio
- FPGA Xilinx Spartan 3 – Ambiente di sviluppo integrato Xilinx ISE e simulatore

### Mentor Graphics ModelSim

- Ambiente di progettazione integrato per IC:
  - Cadence Ic-Flow (schematic editor, layout editor,spectre)
  - Mentor Graphics (schematic editor, layout editor,eldo, calibre, ADMS)
- Strumenti di misura: oscilloscopio, analizzatore di spettro, generatori di segnale
- Sistemi operativi: Windows, Unix, Linux
- Pacchetti applicativi Windows: Office, Autocad, Eagle, Visual Basic

---

### LINGUE STRANIERE

- Inglese: buono

---

### INTERESSI PROFESSIONALI

- Energie rinnovabili, fotovoltaico in particolare
- Sistemi embedded
- Automazione industriale, PLC
- Nuove tecnologie, metering, Internet of Things
- Microelettronica, progetto di IC digitali/analogici - ASIC
- Sviluppo di hardware/firmware per DSP, FPGA, microcontrollori
- Elaborazione numerica dei segnali
- Elettronica digitale, analogica, di potenza
- Telecomunicazioni, sistemi di comunicazione, RF

---

### AUTORIZZAZIONE AL TRATTAMENTO DEI DATI

Autorizzo il trattamento dei miei dati personali ai sensi della legge 30.06.2003, n.196

Daniel Mosconi